

Idő	Hallgató neve	Képz	Konzulens neve	Diplomaterv címe	1. tárgy	1. tárgy vizsgáztató	2. tárgy	2. tárgy vizsgáztató
				Január 7. hétfő - IE225				
				Elnök: Jobbágy Ákos, Orosz György				
				Tagok: Kovácsházy Tamás, Pálfi Vilmos, Lazányi János DE, Haydu Lénárt DU				
				Titkár: Eredics Péter				
09:00-09:45	Seres Zsófia	BSc	Kovácsné Tamás	Bluetooth Mesh hálózat alapú adatgyűjtő rendszer megvalósítása	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
09:45-10:30	Bezzeg Dávid	BSc	Jobbágy Ákos Andor	Fiziológiai jelek terhelés alatt alkalmazható monitorozása	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
10:30-11:15	Hollós Ádám Erik	BSc	Kovácsné Tamás	Mesteróra Beaglebone Cape fejlesztése	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
11:15-12:00	Kiss Tamás	BSc	Fehér Béla	Bináris CNN megvalósítása FPGA-val	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
				SZUNET				
13:00-13:45	Gera Nándor	BSc	Orosz György	Valós idejű akusztikus iránydetektálás sztereó mikrofonokkal	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
13:45-14:30	Ossik László	BSc	Orosz György	Intelligens akusztikus objektumazonosítás otthoni környezetben	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
14:30-15:15	Kovács Norbert	BSc	Scherer Balázs Attila	Autóipari HIL szimulátor funkció kiterjesztése ESP rendszerek irányába	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
15:15-16:00	Bán Balázs József	BSc	Scherer Balázs Attila	SENT protokollal kommunikáló szenzorok illesztése LabVIEW FPGA alapú mérőrendszerhez	Beágyazott és ambiens rendszerek	Orosz György		
16:00-16:45	Thuróczy Bertalan	BSc	Raikovich Tamás	Orvostechnikai szenzorok használata Zynq SoC eszközzel	Beágyazott és ambiens rendszerek	Orosz György		
16:45-17:30	Szegszárdy Máté	BSc	Bank Balázs Lajos	Fizikai alapú klarinéhang-szintézis	Beágyazott és ambiens rendszerek	Orosz György		

				Január 8. kedd - IE225				
				Elnök: Kovácsházy Tamás				
				Tagok: Tóth Csaba, Mersich András, Dülk Ivor (utolsó)				
				Titkár: Pálfi Vilmos				
13:00-13:45	Gulyás Tamás	BSc	Szántó Péter	Videó szintér konverter megvalósítása Kintex-7 FPGA-n	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
13:45-14:30	Hornyák Máté Dániel	BSc	Tóth Csaba	Alkalmazási réteg fejlesztése LoRa hálózathoz	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
14:30-15:15	Sebők Bence	BSc	Naszály Gábor	Vezeték nélküli időjárás állomás felhő alapú szolgáltatásokkal	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
15:15-16:00	Nyárády Dorottya	BSc	Naszály Gábor	SDR komponens fejlesztése HDL konverziós lehetőségek figyelembe vételével	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
16:00-16:45	Hüttl Frigyes István	BSc	Dülk Ivor	Tesztrendszer fejlesztése orvosi eszközökhöz	Párhuzamos és eseményvezérelt	Kovácsné Tamás		

				Január 15. kedd - IE225				
				Elnök: Péceli Gábor				
				Tagok: Tóth Csaba/ Bata Gábor				
				Titkár: Raikovich Tamás				
08:00-09:00	Cseh Péter	MSc	Szántó Péter	MIPI CSI-2 kamera interfész megvalósítása FPGA-val	Logikai tervezés	Szántó Péter	Rendszertervezés és -integráció	Scherer Balázs Attila
09:00-10:00	Kálcz Márton Boldizsár	MSc	Fehér Béla	FPGA alapú gyors prototípus környezet fejlesztése	Villamos járművek	Számel László	Rendszertervezés és -integráció	Scherer Balázs Attila
10:00-11:00	Gulyás Róbert László	MSc	Szántó Péter	Nukleáris mérési jelek feldolgozása FPGA-val	Logikai tervezés	Szántó Péter	Rendszertervezés és -integráció	Scherer Balázs Attila
11:00-12:00	Nagy Tímea Csilla	MSc	Szántó Péter	Tartalom titkosítási eljárás FPGA megvalósíthatóságának vizsgálata	Logikai tervezés	Szántó Péter	Rendszertervezés és -integráció	Scherer Balázs Attila
12:00-13:00	Venczel Dániel	MSc	Raikovich Tamás	FPGA alapú PCI Express kártya fejlesztése valósidejű hangfeldolgozáshoz	Logikai tervezés	Szántó Péter	Nagyteljesítményű	Gál Tibor

				Január 17. csütörtök - IE225				
				Elnök: Subjert László/Dabóczy Tamás				
				Tagok: Kovácsházy Tamás/ Orosz György/ Virostek Tamás DE/ Gorócz Vilmos DU				
				Titkár: Naszály Gábor				
08:00-09:00	Róth Ádám Gábor	MSc	Subjert László	Autóipari vezérlők memóriaszerűlének felderítése és vizualizációja	Beágyazott rendszerek	Kovácsné Tamás	Intelligens közlekedési rendszerek	Vida Roland
09:00-10:00	Smikál Csanád	MSc	Subjert László	AUTOSAR szoftverkomponens-fejlesztés szöveges DSL-ek segítségével	Beágyazott rendszerek	Kovácsné Tamás	Intelligens közlekedési rendszerek	Vida Roland
10:00-10:45	Szabó Bence	BSc	Pálfi Vilmos	Nyomatékingadozás kompenzációja BLDC motorokban	Villamos gépek és alkalmazások	Veszprémi Károly		
10:45-11:45	Strinni Bence	MSc	Fehér Béla	Nagysebességű FPGA alapú hálózati kártya tervezése	Beágyazott rendszerek	Kovácsné Tamás	Logikai tervezés	Szántó Péter
11:45-12:45	Sisák János Mihály	MSc	Szántó Péter	Wavetable szintézis megvalósítása FPGA áramkörrel	Beágyazott rendszerek	Kovácsné Tamás	Logikai tervezés	Szántó Péter
				SZUNET				
14:00-15:00	Gungl Szilárd	MSc	Orosz György	Elektromos kormányzervó motorok rezgésanalízise	Információfeldolgozás	Dabóczy Tamás	Felsőbb matematika	Wettl Ferenc
15:00-16:00	*Agoston Dávid	MSc	Naszály Gábor	Krónikus művesegép hardveres tesztkörnyezetének fejlesztése	Információfeldolgozás	Dabóczy Tamás	Logikai tervezés	Szántó Péter
16:00-16:45	Kovács Gergely	BSc	Scherer Balázs Attila	Beágyazott rendszerek CMSIS-DAP interface alapú tesztelése	Beágyazott és ambiens rendszerek	Orosz György		

				Január 21. hétfő - IE225				
				Elnök: Dabóczy Tamás/ Kovácsházy Tamás				
				Tagok: Bank Balázs DE/ Dülk Ivor DU /Györke Péter DE / Gorócz Vilmos DU				
				Titkár: Renczes Balázs				
08:00-09:00	Forrai Zoltán László	MSc	Bank Balázs Lajos	Irányított hangforrás megvalósítása hangszórókömb felhasználásával	Információfeldolgozás	Dabóczy Tamás	Rendszertervezés és -integráció	Scherer Balázs Attila
09:00-10:00	Handl Dániel János	MSc	Naszály Gábor	Szoftver unit fejlesztése gyógyászati készülékek szoftver életciklus folyamatának megfelelően	Információfeldolgozás	Dabóczy Tamás	Rendszertervezés és -integráció	Scherer Balázs Attila
10:00-11:00	*Kovács-Nagy Máté Zsolt	MSc	Orosz György	Autonóm járműirányítás támogatása különböző sávfelismerő algoritmusok robusztus fúziójával	Információfeldolgozás	Dabóczy Tamás	Rendszertervezés és -integráció	Scherer Balázs Attila
11:00-12:00	Borbély Zsombor	MSc	Krébesz Tamás István	Komplex burkolóra alapozott információfeldolgozás SDR platformon	Információfeldolgozás	Dabóczy Tamás	Logikai tervezés	Szántó Péter
				SZUNET				
13:00-14:00	Nárai Ádám	MSc	Jobbágy Ákos Andor	Az aktív látás neurális mechanizmusainak vizsgálata szemkövetés és agyi képképző modalitások fúziójával	Beágyazott rendszerek	Kovácsné Tamás	Információfeldolgozás	Dabóczy Tamás
14:00-14:45	Tóth Károly	BSc	Krébesz Tamás István	Információfeldolgozás USRP platformon	Párhuzamos és eseményvezérelt	Kovácsné Tamás		
14:45-15:45	Dobszay Bálint	MSc	Fehér Béla	Fotopletizmográfias jelfeldolgozás	Beágyazott rendszerek	Kovácsné Tamás	Hangtechnika	Márki Ferenc
15:45-16:45	Fitori Mátyás Bence	MSc	Tóth Csaba	Sávtartás funkció megvalósítása önévezető gokart platformon	Beágyazott rendszerek	Kovácsné Tamás	Navigáció és pályatervezés	Gincsiné Szádeczky-Kardoss Emese
16:45-17:45	Trádlér Máté	MSc	Scherer Balázs Attila	STM32 mikrokontrolleres modul, gyors prototípus készítéshez szolgáló eszközhöz	Robotirányítás rendszertechnikája	Tevesz Gábor	Navigáció és pályatervezés	Gincsiné Szádeczky-Kardoss Emese

				Január 25. péntek - IE225				
				Elnök: Fehér Béla/Bank Balázs				
				Tagok: Kovácsházy Tamás, Salát Pál				
				Titkár: Raikovich Tamás				
08:00-09:00	Tusori Tibor	MSc	Kovácsné Tamás	Feladatok időalapú elosztott ütemezése beágyazott Linux környezetben	Beágyazott rendszerek	Kovácsné Tamás	Mikrorendszerek tervezése	Fehér Béla
09:00-10:00	Liptai András	MSc	Naszály Gábor	Okos szoba kialakítása LED-es hangulat világítással és belépés figyeléssel	Beágyazott rendszerek	Kovácsné Tamás	Rendszerarchitektúrák	Fehér Béla
10:00-11:00	Mucsi Márton	MSc	Raikovich Tamás	Pipeline képfeldolgozás parciálisan újakonfigurálható FPGA-val	Beágyazott rendszerek	Kovácsné Tamás	Heterogén számítási rendszerek	Fehér Béla
11:00-12:00	Német Zsolt	MSc	Szántó Péter	3D audio feldolgozó egység megvalósítása FPGA-val	Beágyazott rendszerek	Kovácsné Tamás	Heterogén számítási rendszerek	Fehér Béla
				SZUNET				
13:00-14:00	Kalocsai Kristóf Bendegúz	MSc	Kovácsné Tamás	Mobilis Robot Platform fejlesztés	Beágyazott rendszerek	Kovácsné Tamás	Rendszertervezés és -integráció	Majzik István
14:00-15:00	Szécsi Péter	MSc	Kovácsné Tamás	Biztonságos autóipari átjáró fejlesztése	Beágyazott rendszerek	Kovácsné Tamás	Rendszertervezés és -integráció	Majzik István
15:00-16:00	Szekér Domonkos Tamás	MSc	Kovácsné Tamás	Beágyazott rendszerek fejlesztésének támogatása Matlab Simulinkben	Beágyazott rendszerek	Kovácsné Tamás	Rendszertervezés és -integráció	Majzik István
16:00-17:00	Kosdi Dávid	MSc	Pálfi Vilmos	Színuszcsozó eljárások érzékenységének vizsgálata a mintavételi időpont bizonytalanságára	Beágyazott rendszerek	Kovácsné Tamás	Rendszertervezés és -integráció	Majzik István
17:00-18:00	Csonka Bálint	MSc	Hadházi Dániel	Fogyasztói elektronikai eszközök címkeinek automatizált feldolgozása	Orvosi képdiaosztika	Hadházi Dániel	Gépi tanulás	Pataki Béla József