

Idő	Hallgató neve	Képzés	Konzulens neve	Diplomaterv magyar címe	1. tárgy	1. tárgy vizsgáztató	2. tárgy	2. tárgy vizsgáztató
				<b>Június 14 - IE225</b>				
				Elnök: Bank Balázs DE, Sujbert László DU				
				Tagok: Orosz György, Salát Pál				
				Titkár: Virostek Tamás				
09:00-09:45	Bánkuti Gábor Zoltán	BSc	Bank Balázs Lajos	Félvezetős torzítóáramkör modellezése	Beágyazott és ambiens rendszerek	Orosz György		
09:45-10:30	Pokornyai Balázs Dániel	BSc	Erdős Csanád Gergely	Érintős Rubik-kocka továbbfejlesztése hallgatói felhasználási célú	Beágyazott és ambiens rendszerek	Orosz György		
10:30-11:15	Király Tamás	BSc	Krébesz Tamás	IP-XACT alapú regisztermenedzsmet és generátor megvalósítása	Beágyazott és ambiens rendszerek	Orosz György		
11:15-12:00	Hetesi Krisztián	BSc	Pálfi Vilmos	Analóg-digitális átalakítók tesztelése szabványos eljárásokkal	Beágyazott és ambiens rendszerek	Orosz György		
szünet								
13:00-13:45	Nagy Márton Donát	BSc	Naszály Gábor	Univerzális kábeltesztelő eszköz szoftverének fejlesztése orvosi	Beágyazott és ambiens rendszerek	Orosz György		
13:45-14:30	Szabó Zsolt József	BSc	Naszály Gábor	Wi-Fi manager Linux alapú beágyazott rendszerbe	Beágyazott és ambiens rendszerek	Orosz György		
14:30-15:15	Sándi Tamás	BSc	Sujbert László	Script alapú járműbusz-szimuláció	Beágyazott és ambiens rendszerek	Orosz György		
15:15-16:00	Ötvös Ádám Attila	BSc	Sujbert László	Tesztkörnyezet fejlesztése turbinavezérlő és monitorozó rendszer	Beágyazott és ambiens rendszerek	Orosz György		
16:00-16:45	Sági Tamás Viktor	BSc	Sujbert László	Kamera alapú intelligens gyártósori ellenőrző rendszer képfeldol	Beágyazott és ambiens rendszerek	Orosz György		
				<b>Június 15 - IE225</b>				
				Elnök: Pataki Béla DE, Fehér Béla DU				
				Tagok: Tóth Csaba, Gorócz Vilmos DE, Haydu Lénárt DU				
				Titkár: Ferencz Bálint				
09:00-09:45	Müller Dániel Ágoston	BSc	Krébesz Tamás István	Valós idejű mérések beágyazott rendszerekben JTAG kapcsolato	Mikrokontroller alapú rendszerek	Tevesz Gábor		
09:45-10:45	Ratkovszki István	MSc	Sujbert László	Automatikus, modellalapú biztonsági analízis	Beágyazott rendszerek szoftvertechnol	Kovács házy Tamás	Beágyazott oper	Bányász Gábor
10:45-11:45	Tóth Attila	MSc	Dülk Ivor	MOSFET alapú 3 fázisú híd termikus modellezése	Beágyazott operációs rendszerek	Bányász Gábor	Tápegység topo	Balogh Attila
szünet								
12:45-13:45	Balaton György	MSc	Tóth Csaba	Tesztrendszer DCU vezérlőegységhez	Rendszertervezés és -integráció	Scherer Balázs Attila	Tápegység topo	Balogh Attila
13:45-14:45	Lippai Dániel	MSc	Szántó Péter	Magas szintű kapcsolási rajz ellenőrzés	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott oper	Bányász Gábor
14:45-15:45	Kapitány Ágoston	MSc	Benesóczky Zoltán	Pulsoximéter tervezése	Beágyazott operációs rendszerek	Bányász Gábor	Logikai tervezés	Fehér Béla
15:45-16:45	Virovecz Ádám Péter	MSc	Fehér Béla	ConvNet alapú objektum felismerés FPGA eszközön	Logikai tervezés	Fehér Béla	Beágyazott rend	Kovács házy Tamás
16:45-17:45	Marosi Csaba	MSc	Scherer Balázs Attila	Vezeték nélküli hangosítási rendszer	Nagyteljesítményű mikrokontrollerek és	Gál Tibor	Logikai tervezés	Fehér Béla
				<b>Június 16 - IE225</b>				
				Elnök: Kovács házy Tamás				
				Tagok: Dülk Ivor DE, Pálfi Vilmos DU, Szabó Zoltán DE, Bencsik János DU				
				Titkár: Renczes Balázs				
08:15-09:00	Bányay Dániel	BSc	Bank Balázs Lajos	Gyorsulásmérő-alapú virtuális dobszett megvalósítása	Médiakommunikáció	Huszák Árpád		
09:00-09:45	Várallyay Sámuel	BSc	Kovács házy Tamás	Vezeték nélküli óraszinkronizációs megoldás tesztelése és teljesí	Beágyazott és ambiens rendszerek	Dülk Ivor		
09:45-10:30	Fehér Bálint	BSc	Scherer Balázs Attila	Alvásfázist figyelő ébresztőóra tervezése	Beágyazott és ambiens rendszerek	Dülk Ivor		
10:30-11:30	Koblász Kolos	MSc	Sujbert László	Teljesítményerősítők karakterisztikájának linearizálási módszere	Rendszerarchitektúrák	Fehér Béla	Minőségbiztosít	Hajdu István
szünet								
12:30-13:30	Erős Péter	MSc	Benesóczky Zoltán	Kaputelefon power line kommunikációval	Szoftvertechnológia	Kovács házy Tamás	Rendszertervezés	Scherer Balázs Attila
13:30-14:30	Laczó Gyula	MSc	Kovács házy Tamás	Mikrokontroller alapú GUI eszközök IoT alkalmazásokhoz	Beágyazott rendszerek szoftvertechnol	Kovács házy Tamás	Rendszertervezés	Scherer Balázs Attila
14:30-15:30	Kun András	MSc	Naszály Gábor	Raspberry Pi alapú otthoni belépés figyelő rendszer	Beágyazott rendszerek szoftvertechnol	Kovács házy Tamás	Rendszertervezés	Scherer Balázs Attila
15:30-16:30	Murai János	MSc	Wacha Gábor József	Krónikus hemodialízisgép alacsony szintű szoftverének portolása	Beágyazott rendszerek szoftvertechnol	Kovács házy Tamás	Rendszertervezés	Scherer Balázs Attila
16:30-17:30	Hencz András Pál	MSc	Scherer Balázs Attila	Vezeték nélküli kommunikáció integrálása AURIX Tricore mikro	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rend	Kovács házy Tamás