

				Június 29				
				<a href="#">Teams link a védésre</a>				
				Elnök: Bank Balázs				
				Tagok: Renczes Balázs, Salát Pál				
				Titkár: Palkó András				

Idő	Hallgató neve	Képz	Konzulens neve	Diplomaterv címe	1. tárgy	1. tárgy vizsgáztató	2. tárgy	2. tárgy vizsgáztató
08:00-09:00	Tunner Kristóf	MSc	Raikovich Tamás	Digitalizáló kártya tervezése vevőlánc középfrekvenciás részre	Heterogén számítási rendszerek	Szántó Péter	Rendszerarchitektúrák	Szántó Péter
09:00-10:00	Farkas Tamás	MSc	Szántó Péter	Videó streamer megvalósítása Xilinx MPSoC eszközzel	Mikrorendszerek tervezése	Szántó Péter	Logikai tervezés	Szántó Péter
10:00-11:00	Kiss Tamás	MSc	Szántó Péter	Videó tesztjel generátor megvalósítása FPGA-val	Rendszerarchitektúrák	Szántó Péter	Logikai tervezés	Szántó Péter
11:00-12:00	Csoma Viktor	MSc	Scherer Balázs Attila	ARM Cortex Magú mikrovezérlők debug interfész alapú tesztelés	Alkalmazásfejlesztés	Csorba Kristóf	Logikai tervezés	Szántó Péter
12:00-13:00	Leon Bustamante Milton Andres	MSc	Dülk Ivor	Design of a PV emulator device	Fundamentals of Smart Systems	Szabó Péter	Design and Integration of Embedded Systems	Scherer Balázs

				Július 01				
				<a href="#">Teams link a védésre</a>				
				Elnök: Orosz György				
				Tagok: Kovácsházy Tamás, Papp Szilveszter				
				Titkár: Csuka Barna				

Idő	Hallgató neve	Képz	Konzulens neve	Diplomaterv címe	1. tárgy	1. tárgy vizsgáztató	2. tárgy	2. tárgy vizsgáztató
13:15-14:00	Tóth Balázs	BSc	Kovács házy Tamás	Ethernet over USB megvalósítása Zynq SoC-n	Párhuzamos és eseményvezérelt programozás	Kovács házy Tamás		
14:00-14:45	Sikli Csongor Áron	BSc	Nagy Péter	Stressz-állapotot jelző eszköz biovizsacsatolásához	Párhuzamos és eseményvezérelt programozás	Kovács házy Tamás		
14:45-15:45	Hollós Ádám Erik	MSc	Kovács házy Tamás	Hibrid áramkör teszt kártyájának fejlesztése a CMS Phase-2 keretében	Rendszertervezés és -integráció	Scherer Balázs	Beágyazott rendszerek szoftvertervezése	Kovács házy Tamás
15:45-16:45	Varga Tamás	MSc	Kovács házy Tamás	Linux portolása Zynq7000 SoC-re	Rendszertervezés és -integráció	Scherer Balázs	Beágyazott rendszerek szoftvertervezése	Kovács házy Tamás
16:45-17:45	Szabó Áron	MSc	Szántó Péter	OFDM modem tervezése FPGA-val	Beágyazott rendszerek szoftvertechnológiája	Kovács házy Tamás	Logikai tervezés	Szántó Péter