

Január 12 - Csütörtök							
Helyszín: IE320							
Elnök: Bank Balázs							
Tagok: Dülk Ivor DE, Mersich András DE, Kovács házy Tamás DU, Haydu Lénárt DU							
Titkár: Palkó András							
Idő	Hallgató neve	Képz	Konzulens neve	Diplomaterv címe	1. tárgy	1. tárgy vizsgáztató	
08:00-08:45	Szabó Mihály	BSc	Naszály Gábor	Többszörös analízis fejlesztése radionuklidok azonosításához	Párhuzamos és eseményvezérelt prog	Naszály Gábor	
08:45-09:30	Vida Imre	BSc	Naszály Gábor	Újraélesztés minőség monitorozó és visszajelző rendszer félautomata	Párhuzamos és eseményvezérelt prog	Naszály Gábor	
09:30-10:15	Schmidt Balázs	BSc	Szántó Péter	Xilinx RFSoC mintarendszer készítése	Beágyazott és ambiens rendszerek	Orosz György	
10:15-11:00	Mózer József	BSc	Szántó Péter	MVB protokoll stack megvalósítása FPGA technológiával	Párhuzamos és eseményvezérelt prog	Naszály Gábor	
Szünet							
13:00-13:45	Füredi Péter	BSc	Dülk Ivor	Elektronikus DC műterhelés készítése	Párhuzamos és eseményvezérelt prog	Kovács házy Tamás	
13:45-14:30	Molnár Eszter	BSc	Orosz György	Autóipari alkalmazású állandómágneses szinkronmotorok rezgések	Párhuzamos és eseményvezérelt prog	Kovács házy Tamás	
14:30-15:15	Bencze Botond	BSc	Kovács házy Tamás	Matlab Stateflow által generált kód integrálása beágyazott szoftver	Párhuzamos és eseményvezérelt prog	Kovács házy Tamás	
15:15-16:00	Timár Barnabás	BSc	Pálfi Vilmos	Teljesítménymérő eszköz készítése váltakozó áramú hálózatokhoz	Párhuzamos és eseményvezérelt prog	Kovács házy Tamás	
16:00-16:45	Schmidt András	BSc	Scherer Balázs Attila	CAN és LIN interfésszel rendelkező oktatási kiegészítő modul tervezése	Párhuzamos és eseményvezérelt prog	Kovács házy Tamás	
16:45-17:30	Csata Dániel	BSc	Hadházi Dániel	Gerinc szegmentáció mellkas CT felvételeken	Párhuzamos és eseményvezérelt prog	Kovács házy Tamás	

Január 24 - kedd								
Helyszín: IE320								
Elnök: Kovács házy Tamás								
Tagok: Renczes Balázs, Gianone László								
Titkár: Wiesner András								
Idő	Hallgató neve	Képz	Konzulens neve	Diplomaterv címe	1. tárgy	1. tárgy vizsgáztató	2. tárgy	2. tárgy vizsgáztató
08:00-08:45	Ordasi Zoltán	BSc	Naszály Gábor	AUTOSAR SPI Handler Driver megvalósítása	Párhuzamos és eseményvezérelt prog	Kovács házy Tamás		
08:45-09:30	Kocsis Máté	BSc	Sujbert László	Hűtőventilátorok aktív zajcsökkentése	Párhuzamos és eseményvezérelt prog	Kovács házy Tamás		
09:30-10:15	Almoussa Khaleel Mohamad	BSc	Bank Balázs Lajos	Hordozható hangszórók átvitelének mérése és kiegyenlítése	Embedded and ambient systems	Krébesz Tamás István	Electronics 1	Koller István

Január 26 - csütörtök								
Helyszín: IE320								
Elnök: Péceli Gábor DE, Dabóczi Tamás DU								
Tagok: Kovács házy Tamás, Papp Szilveszter DE, Gorócz Vilmos DU								
Titkár: Cseppentő Bence								
Idő	Hallgató neve	Képz	Konzulens neve	Diplomaterv címe	1. tárgy	1. tárgy vizsgáztató	2. tárgy	2. tárgy vizsgáztató
08:00-09:00	Balogh Botond	MSc	Szántó Péter	Hardver gyorsító tervezése és verifikációja Cortex-M alapú SoC-hez	Rendszerarchitektúrák	Szántó Péter	Logikai tervezés	Szántó Péter
09:00-10:00	Czifra Balázs	MSc	Kollár Zsolt	H-DFT gyakorlati alkalmazásainak vizsgálata	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rendszerek szof	Kovács házy Tamás
10:00-11:00	Fekete Gábor	MSc	Kovács házy Tamás	Erfőorrás-igényes feladatok végrehajtása heterogén SoC rendszere	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rendszerek szof	Kovács házy Tamás
11:00-12:00	Papp Dániel (titkos)	MSc	Cseppentő Bence	Beágyazott hardver szoftveres validációja autóipari környezetben	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rendszerek szof	Kovács házy Tamás
Szünet								
13:00-14:00	Pap Gábor	MSc	Dülk Ivor	Munkapont-függetlenítő eszköz fejlesztése napelemhez	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rendszerek szof	Kovács házy Tamás
14:00-15:00	Fazekas Gergő	MSc	Dabóczi Tamás	Migrén predikció mesterséges intelligencia és modellalapú algoritmr	Információfeldolgozás	Dabóczi Tamás	Beágyazott rendszerek szof	Kovács házy Tamás
15:00-16:00	Erdélyi Janka Anna	MSc	Bank Balázs Lajos	Fuvolahang fizikai alapú szintézise	Információfeldolgozás	Dabóczi Tamás	Beágyazott rendszerek szof	Kovács házy Tamás
16:00-17:00	Horváth Kristóf	MSc	Bank Balázs Lajos	Termék kisfrekvenciás átvitelének többszörös kompenzációja	Információfeldolgozás	Dabóczi Tamás	Műszaki akusztika	Augusztinovicz Gusztáv Fülöp
17:00-18:00	Vozár Viktor	MSc	Kovács házy Tamás	Szoftver-definiált hőmérséklet kompenzált oszcillátor fejlesztése	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rendszerek szof	Kovács házy Tamás

Január 27 - péntek								
Helyszín: IE320								
Elnök: Orosz György								
Tagok: Kovács házy Tamás, Virostek Tamás DE, Salát Pál DU								
Titkár: Horváth Kristóf								
Idő	Hallgató neve	Képz	Konzulens neve	Diplomaterv címe	1. tárgy	1. tárgy vizsgáztató	2. tárgy	2. tárgy vizsgáztató
08:00-09:00	Mártonfalvi Bence	MSc	Orosz György	Automatikus dokumentumgenerálás segítése áramköranalízis felad	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rendszerek szof	Kovács házy Tamás
09:00-10:00	Witzl Ádám	MSc	Orosz György	Adatfeldolgozó programcsomag fejlesztése Pythonban	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rendszerek szof	Kovács házy Tamás
10:00-11:00	Berta Máté	MSc	Orosz György	Széles dinamikatartományú árammérő eszköz tervezése autóipari t	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rendszerek szof	Kovács házy Tamás
11:00-12:00	Horváth Tamás	MSc	Kovács házy Tamás	Beágyazott adatgyűjtő rendszer fejlesztése	Beágyazott operációs rendszerek	Bányász Gábor	Beágyazott rendszerek szof	Kovács házy Tamás
Szünet								
13:00-14:00	Gyulai Péter	MSc	Krébesz Tamás István	Adatfolyam alapú szoftverfejlesztés beágyazott rendszerekben	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rendszerek szof	Kovács házy Tamás
14:00-15:00	Szilágyi Bence Ágoston	MSc	Krébesz Tamás István	Radarrendszerhez illesztett adatgyűjtő kártya tervezése	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rendszerek szof	Kovács házy Tamás
15:00-16:00	Singh-Bahadur Dávid	MSc	Sujbert László	Optimalizáció autóipari rendszerekben	Rendszertervezés és -integráció	Scherer Balázs Attila	Beágyazott rendszerek szof	Kovács házy Tamás