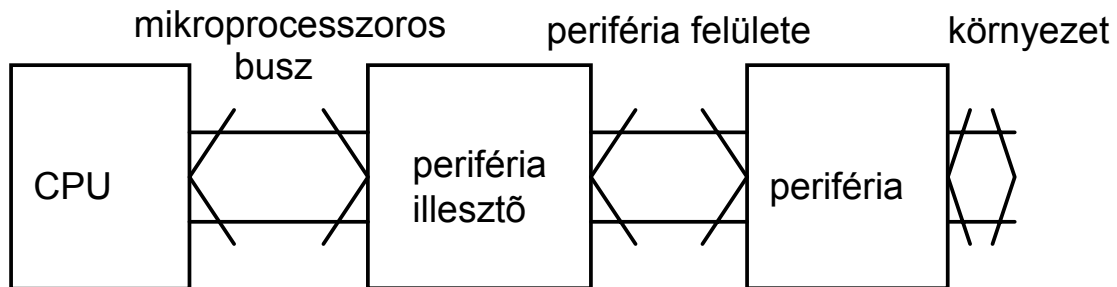


## Periféria illesztés

A *perifériák* biztosítják a processzor és a környezet közötti kapcsolatot.

A *periféria illesztő* áramkör a periféria kommunikációs felületét illeszti a mikroprocesszor buszára

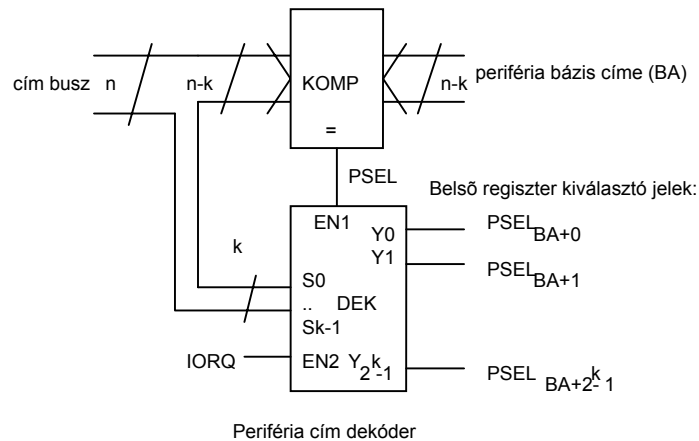


### Periféria regiszterek típusai:

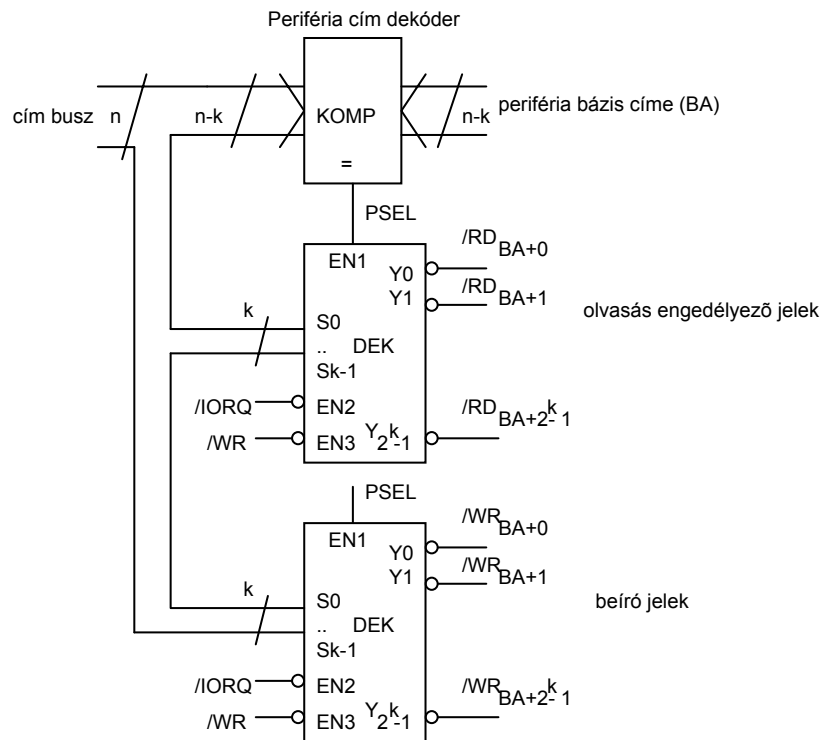
- *üzemmód regiszter* (a periféria használati jellemzőinek (pl. soros vonal sebessége) beállítása)
- *parancs regiszter* (utasítás a perifériának, pl. A/D konverter indítása)
- *státus regiszter* (a periféria állapota pl. A/D konverter kész)
- *adat regiszter* (adat a perifériának vagy a perifériától pl. A/D konvertertől jövő adat, a bementi feszültséggel arányos bináris szám)

# A periféria címdekóder felépítése

A periféria kijelölése (PSEL) és a periférián belüli címek ( $PSEL_{BA+i}$ ) kijelölésének elve:

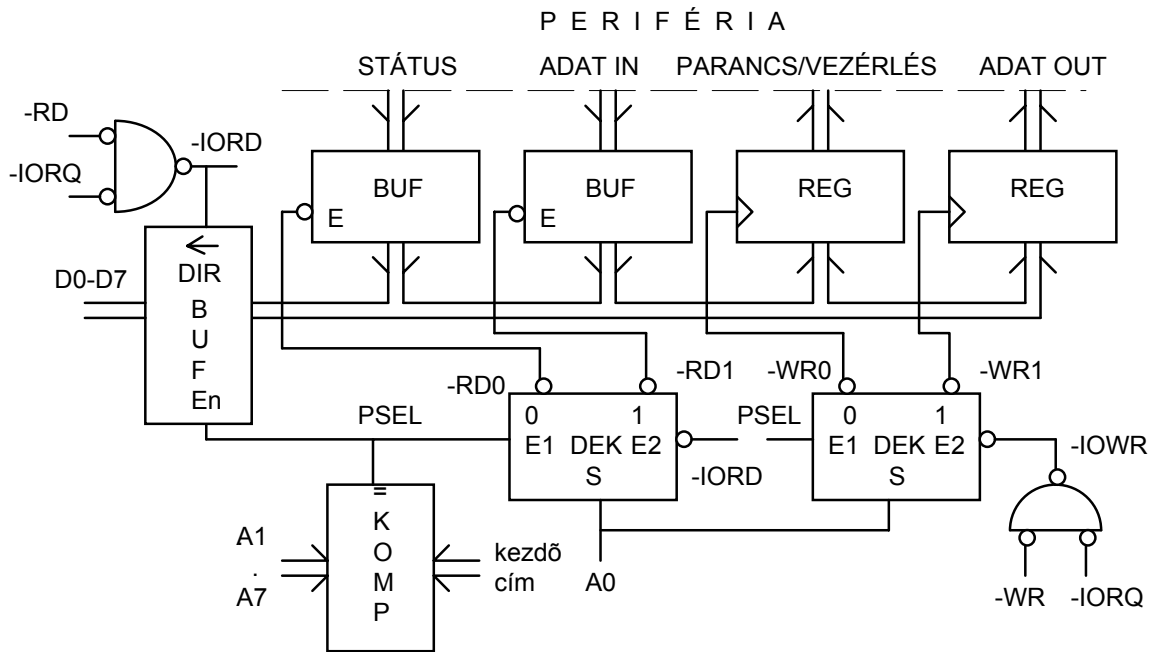


Olvasás engedélyező és beíró impulzusok előállítására:



# Tipikus periféria illesztő felépítése

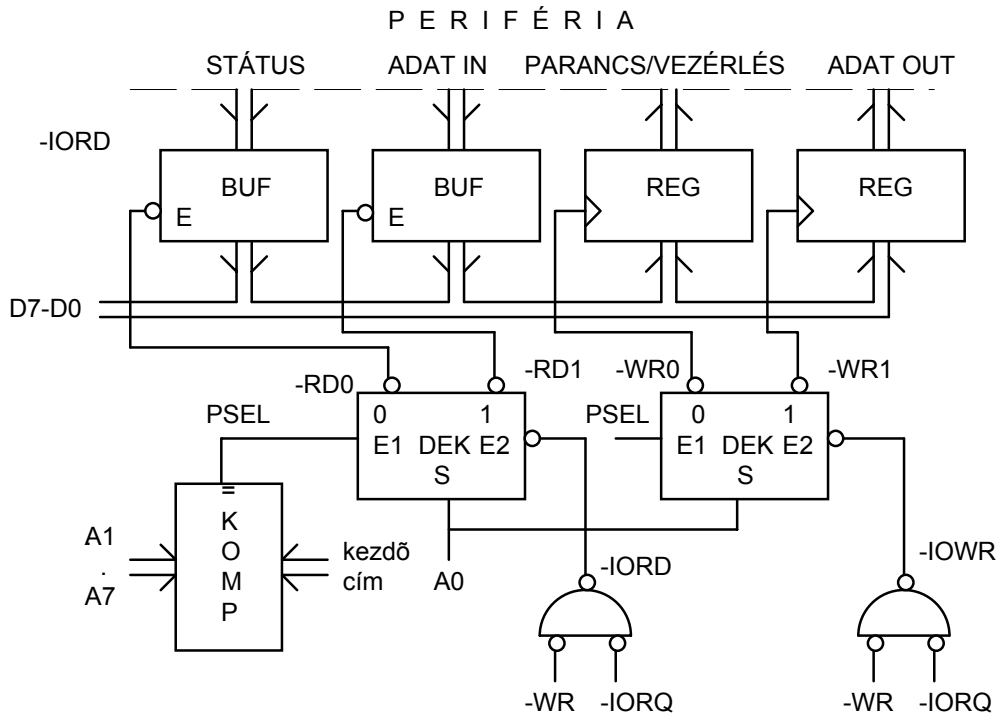
2 olvasható és 2 írható regiszter, adat busz leválasztással



## Programozási felület

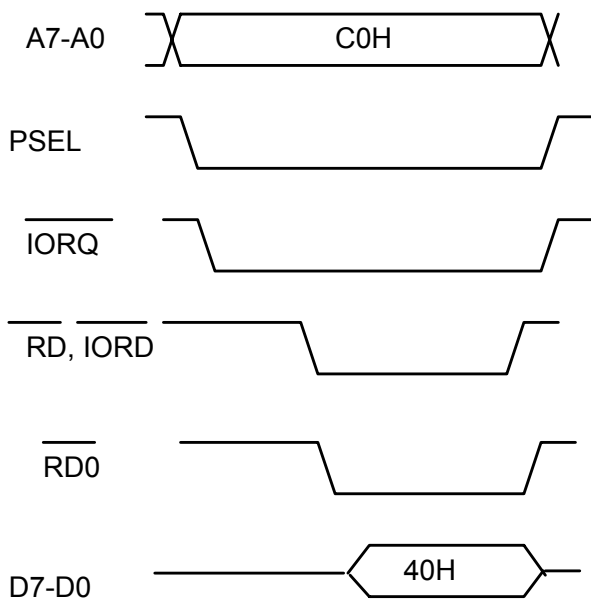
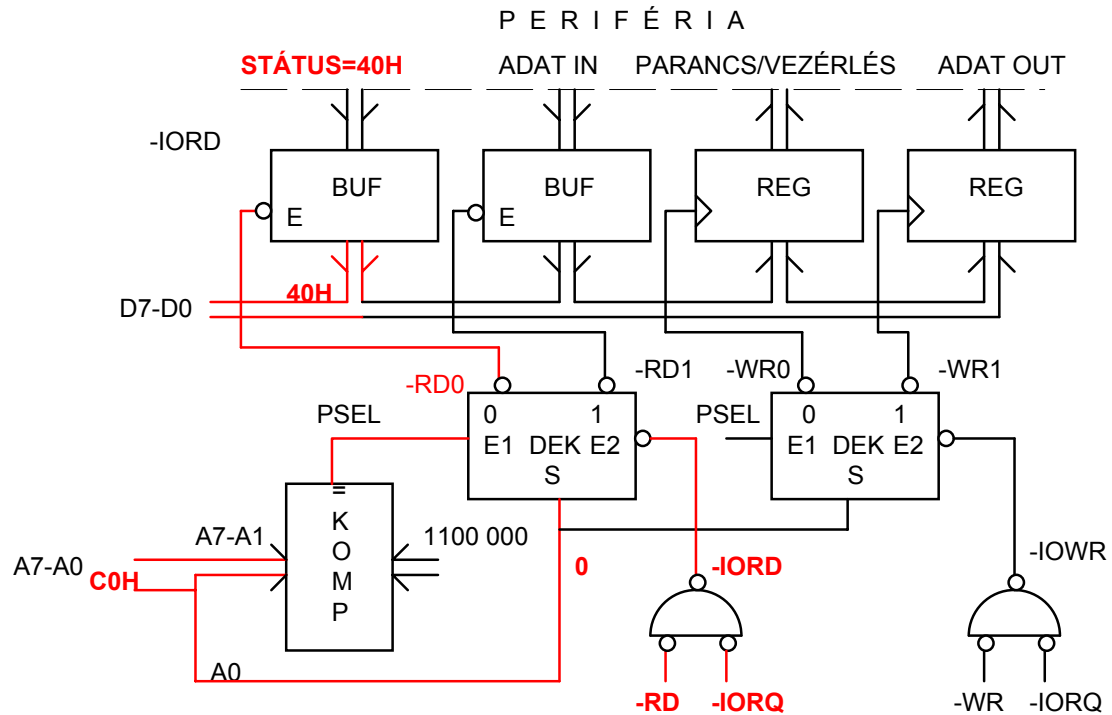
regiszter címe	funkciója	az egyes bitek szerepe	írható (W), olvasható (R), vagy mindkettő (R/W)
kezdő cím	parancs regiszter	x	W
kezdő cím	státus regiszter	x	R
kezdő cím+1	adat regiszter	x	R
kezdő cím+1	adat regiszter	x	W

## 2 olvasható és 2 írható regiszter, adat busz leválasztás nélkül



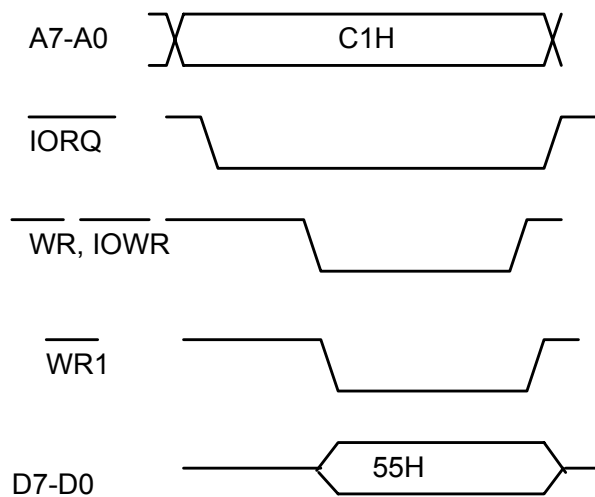
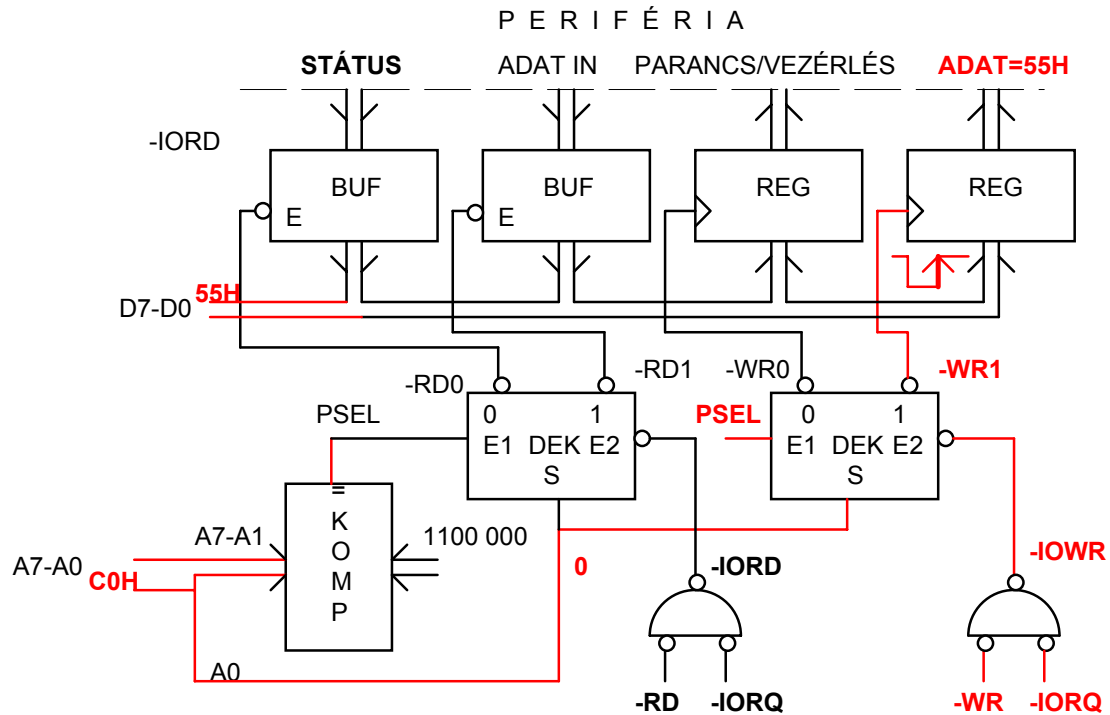
# Olvasás a státus regiszterből

## A periféria bázis címe C0H, státus reg:C0H

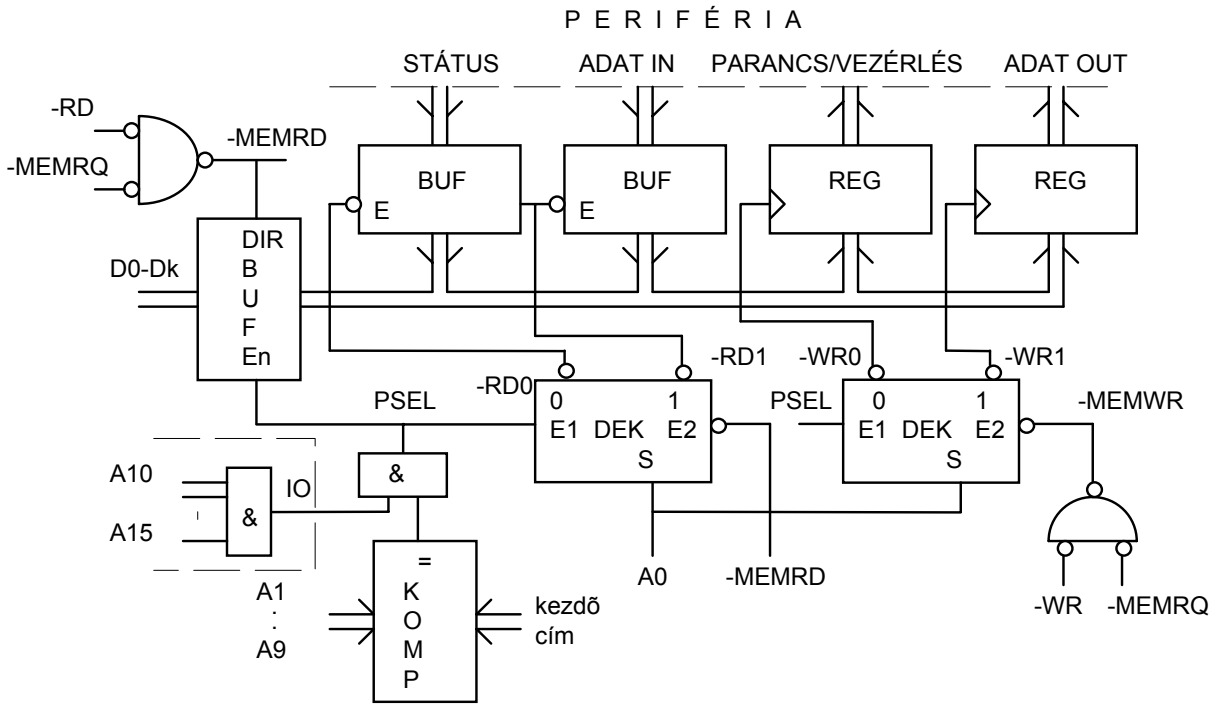


# Írás az adat regiszterbe

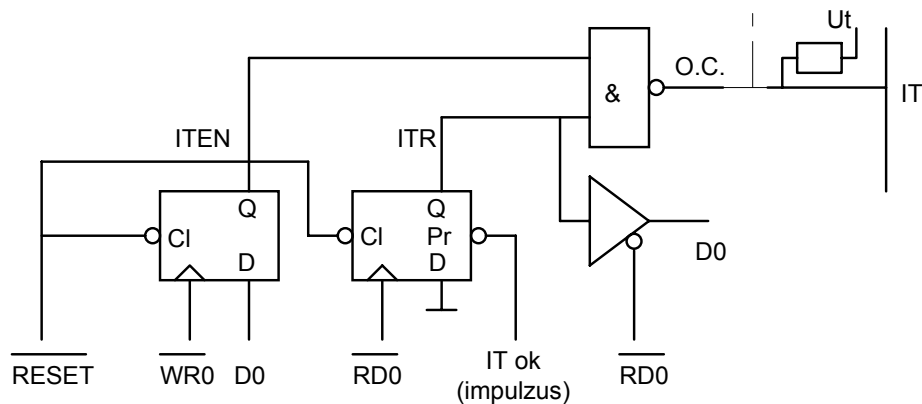
A periféria bázis címe C0H, adat reg: C1H



# MEMÓRIÁBA ÁGYAZOTT PERIFÉRIA ILLESZTÉS



## Interruptos periféria IT kérő logikája



## SOROS A/D + FESZÜLTÉS HATÁR FIGYELŐ

